



LD	BRD ID	R578 (Rb)	Vab
0	R01 (EVT)	0	0V
1	R02 (DVT)	8.2K	0.25V
2	R03 (PVT)	18K	0.50V
3	R10A (MP)	33K	0.82V
4		56K	1.19V
5		100K	1.65V
6	网卡、USB ON/OFF信号	200K	2.20V
7		NC	3.30V

R119 (Ra) = 100K Ohm

32.768时钟

EC在整个主板中的地位绝对不亚于SB, 我们现在就来分析一下EC是怎么工作的
 前提: EC参与了待机电路, 电池充电控制电路, 隔高控制电路, 这些都是EC所管理的部分, 这个时候的EC所需要的供电, 一般由主芯片提供, 1. RTCVCC, 2. ALW, 3. VIN (当然主芯片供电方式也是向一个主板上体现出来的), EC主机的前提是供电, EC高电压启动, 只有这样EC才处于一个待机的状态, 这个图上的EC采取的是由点次回路的比较器发出MAINPWON信号并具ALW电压的。
 这个时候EC等待PWRWSW#信号 (电源开关), 当PWRWSW#被拉低时, EC会发出RSMRST#PBTN_OUT#两个信号, 当SB接收到这两个信号, 开始拉高SLP信号, SB发出的SLP信号这时是接EC的, 当EC收到SLP信号后, 会发出两相信号给电源芯片, SYSON/SUSP这两相信号分别开+1.8V, +1.65VSP, +1.25VSP, +2.5VSP电源。
 当电压压好的时候, 电源芯片都会发出一个PWROK的信号到门电路, 产生一个PWROK信号给EC, 意思就是电压压好的意思。
 这个时候, EC会发出两个信号, 一个是VR_ON开启CPU供电, ICH_POK, EC发给SB NB, CPU供电好了以后, 会发出VR_PWRROK信号, 当SB NB接收信号后, 也会发出一组PWROK信号, 这个时候当PWROK信号全部出来以后, SB会发出CLK#PWROK信号开启时钟。
 SB需要的ICH_POK_EC, VR_PWRGD, PM_PWRROK信号开了以后, SB发出CPU_PG信号给CPU, 发出PCI_PLTRST#信号复位有PCI总线上的设备。
 这个时候, NB才会发出CPU_RST#信号, 复位CPU, CPU开始启动。

