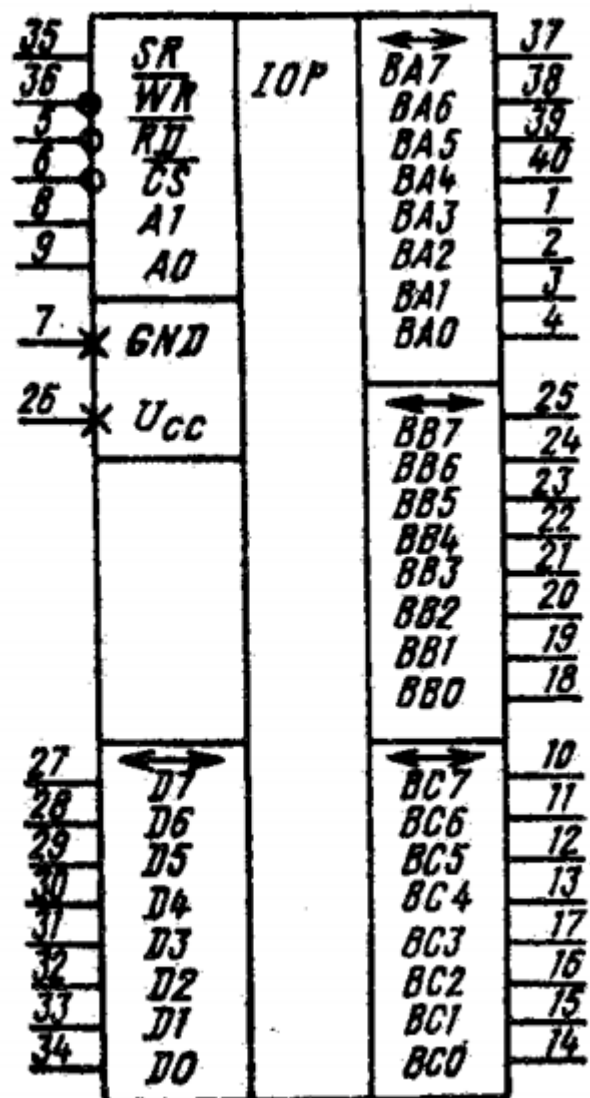


K580ИК55, КР580ИК55

Микросхемы представляют собой программируемый параллельный интерфейс для периферийных устройств. Предназначены для применения в качестве элемента ввода - вывода общего назначения, сопрягающего стандартные периферийные устройства (дисплей, телетайп, накопитель) с магистралью данных центрального процессора. ИС состоят из буфера канала данных, регистра управляющего слова, схемы выбора канала и трех каналов данных. Содержат 1500 интегральных элементов. Корпус типа 244.48 - 8, масса не более 6,5 г и 2123.40 - 2, масса не более 6 г.

Назначение выводов: K580ИК55: 1...6, 46, 47 — входы/выходы канала 3; 9...16 — входы/выходы канала 2; 20...27 — входы/выходы канала 1; 7, 8, 17, 18, 19, 28, 30, 40 — свободные; 29 — вход перевода микросхемы в исходное состояние; 31 — вход разрешения приема информации из шины данных; 32...39 — входы/выходы шины данных; 41 — вход разрешения выдачи информации в шину данных; 42 — вход разрешения выбора устройства; 43 — общий; 44, 45 — вход адреса (номер) каналов 1, 2 и 3; 48 — напряжение питания.



Условное графическое обозначение
KR580IK55

КР580ИК55: 1...4, 37...40 — входы/выходы разрядов канала А (1); 5 — вход сигнала чтение; 6 — вход выбор микросхемы; 7 — общий; 8 — вход 1 разряда адреса; 9 — вход 0 разряда адреса; 10...17 — входы/выходы разрядов канала С (3); 18...25 — входы / выходы разрядов канала В (2); 26 — напряжение питания; 27...34 — входы/выходы данных; 35 — вход установки; 36 — вход сигнала запись.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,4 В
Выходное напряжение высокого уровня	≥ 2,4 В
Ток утечки на управляющем входе	≤ ±10 мкА
Ток утечки на входе/выходе при невыборе режима	≤ ±100 мкА
Ток потребления	≤ 60 мА
Потребляемая мощность	≤ 350 мВт
Тактовая частота	2 МГц

Программируемый периферийный адаптер. Отечественный аналог Intel 8255; старое наименование К580ИК55.