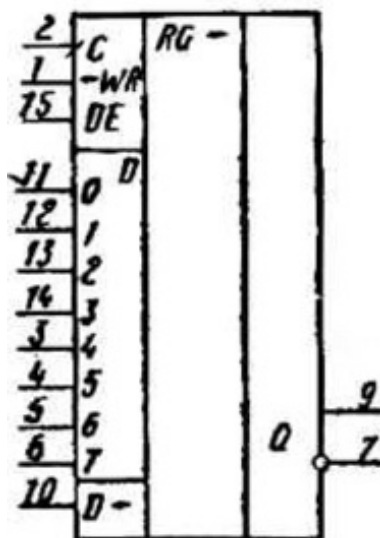


К555ИР9, К555ИР9В, КМ555ИР9

Микросхемы представляют собой восьмибитовый сдвиговой регистр с параллельным вводом информации. Содержат интегральных элемента. Корпус типа 238.16-1, масса не более 1,2 г и 201.16-6, 2103.16-4, масса не более 2,5 г.



Условное графическое обозначение К555ИР9, КМ555ИР9

Назначение выводов: 1 - сдвиг/загрузка $\rightarrow WR$; 2 - вход тактовый C; 3 - вход D4; 4 - вход D5; 5 - вход D6; 6 - вход D7; 7 - выход \overline{Q} ; 8 - общий; 9 - выход Q; 10 - вход D \rightarrow последовательный; 11 - вход D0; 12 - вход D1; 13 - вход D2; 14 - вход D3; 15 - задержка такта DE; 16 - напряжение питания.

Таблица истинности

Входы					Выходы			
$\rightarrow WR$	DE	C	D \rightarrow	D0-D7	Внутренние		$\overline{Q7}$	Q7
					Q0	Q1		
0	X	X	X	D0-D7	D0	D1	D7	D7
1	0	0	X	X	Q00	Q10	Q70	$\overline{Q70}$
1	0	\lceil	1	X	1	Q0n	Q60	$\overline{Q60}$
1	0	\lceil	0	X	0	Q0n	Q6n	$\overline{Q6n}$
1	1	X	X	X	Q00	Q10	Q70	$\overline{Q70}$

Примечание. Q_{in} - состояние выхода i-разряда после прихода n-го импульса; Q_{i0} - первоначальное состояние выхода i-разряда.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня:	
- при $I_{\text{вых}}^0 = 4$ мА	≤ 0,4 В
- при $I_{\text{вых}}^0 = 8$ мА	≤ 0,5 В
Выходное напряжение высокого уровня	≥ 2,5 В
Ток потребления	≤ 36 мА
Входной ток низкого уровня на входах:	
- по входу 1	≤ -1,2 мА
- по остальным входам	≤ -0,4 мА
Входной ток высокого уровня:	
- по входу 1	≤ 60 мкА
- по остальным входам	≤ 20 мкА
Потребляемая мощность:	
- К555ИР9, КМ555ИР9	158 мВт
- К555ИР9В	131,25 мВт
Время задержки распространения при включении:	
- от вывода 1	≤ 35 нс
- от вывода 2	≤ 40 нс
- от вывода 6 до вывода 9	≤ 30 нс
- от вывода 6 до вывода 7	≤ 25 нс
Время задержки распространения при выключении:	
- от вывода 1	≤ 35 нс
- от вывода 2	≤ 40 нс
- от вывода 6 до вывода 9	≤ 25 нс
- от вывода 6 до вывода 7	≤ 30 нс
Коэффициент разветвления по выходу	20