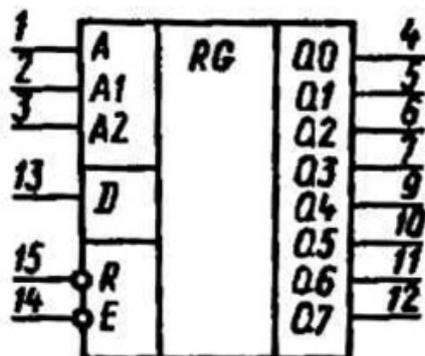


К555ИР30, КБ555ИР30-4

Микросхемы представляют собой восьмиразрядный регистр хранения с адресацией. Выполнены на D-триггерах. Содержат 306 интегральных элементов. Корпус типа 238.16-2, масса не более 1,2 г.



Условное графическое обозначение К555ИР30

Назначение выводов: 1, 2, 3 - входы адресные; 4 - выход нулевого разряда; 5 - выход первого разряда; 6 - выход второго разряда; 7 - выход третьего разряда; 8 - общий; 9 - выход четвертого разряда; 10 - выход пятого разряда; 11 - выход шестого разряда; 12 - выход седьмого разряда; 13 - вход информационный D; 14 - вход разрешения \bar{E} ; 15 - вход установки в «0» \bar{R} ; 16 - напряжение питания.

Таблица истинности

Входы			Выходы		Режим
\bar{R}	\bar{E}	D	Адресуемые	Остальные	
1	0	D	D	$Q_{(n-1)}$	Адресация
1	1	X	$Q_{(n-1)}$	$Q_{(n-1)}$	Хранение
0	0	D	D	0	Демультимплексор 1→8
0	1	X	0	0	Установка в ноль

Электрические параметры

Номинальное напряжение питания	5В ± 5%
Выходное напряжение низкого уровня	≤ 0,5 В
Выходное напряжение высокого уровня	≥ 2,7 В
Ток потребления.....	≤ 36 мА
Входной ток низкого уровня	≤ -0,4 мА
Входной ток высокого уровня.....	≤ 20 мкА
Потребляемая мощность	189 мВт

Время задержки распространения сигнала при переходе из состояния высокого уровня в состояние низкого уровня:

- от входа А до выхода Q ≤ 29 нс
- от входа D до выхода Q ≤ 21 нс
- от входа \overline{E} до выхода Q ≤ 24 нс
- от входа \overline{R} до выхода Q ≤ 27 нс

Время задержки распространения сигнала при переходе из состояния низкого уровня в состояние высокого уровня:

- от входа А до выхода Q ≤ 38 нс
- от входа D до выхода Q ≤ 32 нс
- от входа \overline{E} до выхода Q ≤ 35 нс

Коэффициент разветвления по выходу 20