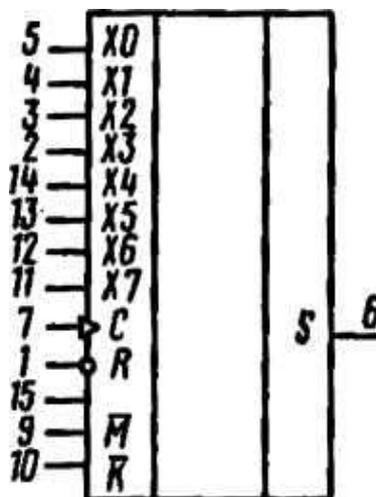


К555ИП9

Микросхема представляет собой 8-разрядный последовательно-параллельный двоичный перемножитель. Содержит 748 интегральных элементов. Корпус типа 238.16-2, масса не более 1,2 г.



Условное графическое обозначение К555ИП9

Назначение выводов: 1 - вход (сброс); 2, 3, 4, 5 - входы множимого четвертого - первого разрядов; 6 - выход; 7 - тактовый вход; 8 - общий; 9 - вход расширителя для указания старшего разряда; 10 - вход расширителя суммы; 11, 12, 13, 14 - входы множимого восьмого - пятого разрядов; 15 - множитель I; 16 - напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,5 В
Выходное напряжение высокого уровня	≥ 2,5 В
Выходной ток низкого уровня:	
- на входах X0 - X7	≤ -0,48 мА
- на входах P, K	≤ -1,2 мА
- на входе C	≤ -1,6 мА
- на входе I	≤ -3,2 мА
Входной ток высокого уровня:	
- на входах X0 - X7; C; K; M; P	≤ 0,02 мА
- на входе I	≤ 0,04 мкА
Потребляемая мощность	813,8 мВт
Время задержки распространения при включении:	
- по входу C	≤ 30 нс

- по входу R ≤ 35 нс
Время задержки распространения при выключении ≤ 30 нс
Коэффициент разветвления по выходу 20