

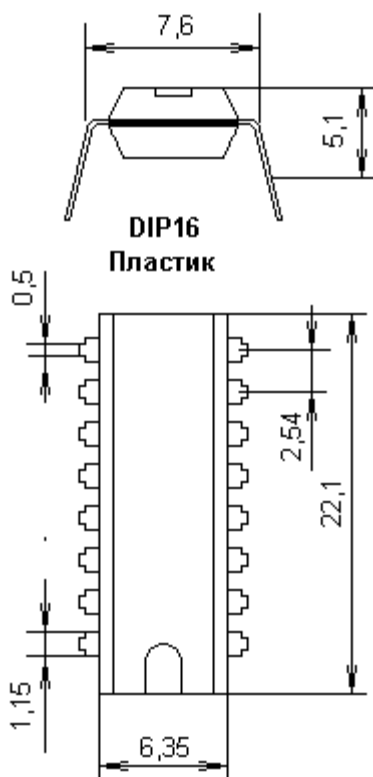
*Четыре RS-триггера*



*Таблица истинности*

Входы								Выходы				
S1	S2	S3	S4	R1	R2	R3	R4	Разрешение	Q1	Q2	Q3	Q4
4	6	12	14	3	7	11	15	5	2	9	10	1
1	1	1	1	0	0	0	0	1	1	1	1	1
0	0	0	0	0	0	0	0	1	1	1	1	1
0	0	0	0	1	1	1	1	1	0	0	0	0
0	0	0	0	0	0	0	0	1	0	0	0	0
1	1	1	1	1	1	1	1	1	1	1	1	1
X	X	X	X	X	X	X	X	0	-	-	-	-

Четыре асинхронных RS-триггера с третьим состоянием на входе.



Тип микросхемы	K561TP2
Фирма производитель	СНГ
Функциональное назначение	4 RS-триггера
T, C	-10...+70
Vdd min...Vdd max, В	-0.5...+18
Pd, мВт	300
Напр. сиг.	R.S-Q
Vil(Vnl), В при Vdd=5В	1.5
Vih(Vnh), В при Vdd=5В	3.5
Icc, мкА при Vdd=5В	<20
TrHL tip, нс при Vdd=5В	60
TrLH tip, нс при Vdd=5В	60
TrHL max, нс при Vdd=5В	75
TrLH max, нс при Vdd=5В	80
Vil(Vnl), В при Vdd=10В	3
Vih(Vnh), В при Vdd=10В	7
Icc, мкА при Vdd=10В	<40
TrHL tip, нс при Vdd=10В	30
TrLH tip, нс при Vdd=10В	30
TrHL max, нс при Vdd=10В	25
TrLH max, нс при Vdd=10В	30
Vil(Vnl), В при Vdd=15В	4
Vih(Vnh), В при Vdd=15В	11
Icc, мкА при Vdd=15В	<80
TrHL tip, нс при Vdd=15В	20
TrLH tip, нс при Vdd=15В	20
TrHL max, нс при Vdd=15В	20
TrLH max, нс при Vdd=15В	24
Корпус	14DIP