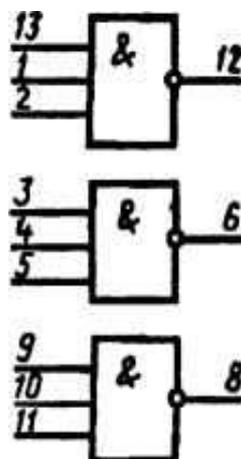


# К511ЛА2, КБ511ЛА2-4

Микросхемы представляют собой три логических элемента 3И-НЕ.  
Содержат 42 интегральных элемента. Корпус типа 201.14-6, масса не более 2,2г.



Условное графическое обозначение К511ЛА2

Назначение выводов: 1 - вход X2; 2 - вход X3; 3 - вход X4; 4 - вход X5; 5 - вход X6;  
6 - выход  $\overline{Y2}$ ; 7 - общий; 8 - выход  $\overline{Y3}$ ; 9 - вход X7; 10 - вход X8; 11 - вход X9; 12 -  
выход  $\overline{Y1}$ ; 13 - вход X1; 14 - напряжение питания.

## Электрические параметры

Номинальное напряжение питания .....	15 В ± 10%
Выходное напряжение высокого уровня .....	≥ 12 В
Выходное напряжение низкого уровня .....	≤ 1,5 В
Пороговое напряжение высокого уровня .....	≤ 8 В
Пороговое напряжение низкого уровня .....	≤ 6 В
Ток потребления при высоком уровне выходного напряжения .....	≤ 7,5 мА
Ток потребления при низком уровне выходного напряжения .....	≤ 22,5 мА
Потребляемая мощность .....	≤ 248 мВт
Входной ток высокого уровня .....	≤ 0,005 мА
Входной ток низкого уровня .....	≤ 0,48 мА
Ток короткого замыкания .....	5...25 мА
Время задержки при включении .....	≤ 150 нс
Время задержки при выключении .....	≤ 300 нс
Коэффициент разветвления по выходу .....	25